

### CLASSICAL SIMULATION OF QUBITS ON DAVINCI-1 HPC in the MBQC frame

Sebastiano Corli Polimi, CNR

Enrico Prati Unimi, CNR



In collaboration with:

C. Cavazzoni

F. Cerocchi

Simulation of qubits on HPC

M. Dispenza

M. Proietti

(日)

D. Dragoni

1 / 16

### Quantum Team in Milan (Italy)





CNR is the main public research body of Italy

8000 staff @IFN: 80 staff



REPLY

Quantum Team Head: Prof. Enrico Prati. PhD (Universita Statale Milano) Lorenzo Moro (POLIMI) Gabriele Agliardi (IBM POLIMI) Sebastiano Corli (POLIMI) Marco Maronese (UNIBO IIT) Lorenzo Rocutto (UNIBO IIT) Iris Paparelle (UNIMI) Andrea Zanetti (POLIMI) Davide Noè (UNIMIB) Riccardo Molteni (UNIMIB) Paolo Zentilini (UNIMI) Andrea Rossoni (UNIMI)

・ロト ・ 一 マ ・ ー マ ・ ー ・

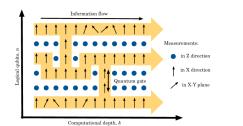
-

# Graph Theory in Quantum Computing

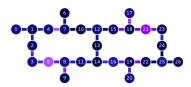


#### Fields of interest

- Error correction codes
- Qubit connectivity
- One-Way Quantum Computing



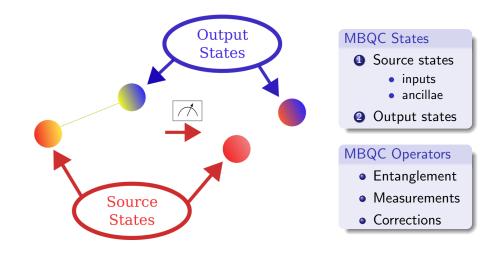
 $S_{z}^{(2)} = Z_{2}Z_{3}Z_{5}Z_{6}$   $S_{x}^{(2)} = X_{2}X_{3}X_{5}X_{6}$   $S_{x}^{(2)} = X_{2}X_{3}X_{5}X_{6}$   $S_{x}^{(1)} = Z_{1}Z_{2}Z_{3}Z_{4}$   $S_{x}^{(1)} = X_{1}X_{2}X_{3}X_{4}$   $S_{x}^{(3)} = X_{3}Z_{4}Z_{6}Z_{7}$   $S_{x}^{(3)} = X_{3}X_{4}X_{6}X_{7}$ 



A. Bermudez et al. "Assessing the progress of trapped-ion processors towards fault-tolerant quantum computation." Physical Review X 7.4 (2017): 041061.

### Measurement Based Quantum Computing (MBQC)

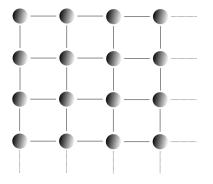




э

### Graph States





#### Graph

• Vertices:

$$V = \{1, 2, ..., n\}$$

- Edges:
  - $E = \{(1,2), (2,3), ..., (n-1,n)\}$

# Neighborhood of *a*: N<sub>a</sub> = {b ∈ V | (a, b) ∈ E}

(日)

### Cluster state

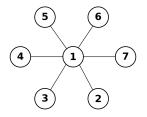
- Vertices: qubits
- Edges: entanglements

Simulation of qubits on HPC

Graph States

(3)

### **Stabilizers**





# **Graph Operators** • $\hat{X}$ Ź

### Stabilizer group

• 
$$\mathcal{S}_n = \{\hat{K}_i, \hat{K}_j \in \mathcal{P}_n | [\hat{K}_i; \hat{K}_j] = 0\}$$

• 
$$K_i |\psi\rangle = |\psi\rangle \; \forall i$$

Simulation of qubits on HPC

1>

2>

3>

4>

H

H

-H-

- H -\_ 5> -----H 6> — H |**7**> — Н

Graph States

### Hub code

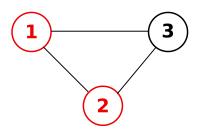


### Hubs set $\mathcal{B}$

 Def: vertices covering all the edges ∪<sub>a∈B</sub>N<sub>a</sub> ⊇ E

Algorithm Pseudo-code

$$\begin{split} G &= [V, E], \ \mathcal{B} \\ \text{for } i \in V \ \text{do} \\ & \text{if } i \in \mathcal{B} \ \text{then} \\ & |i\rangle = |0\rangle \\ & \text{else} \\ & |i\rangle = |+\rangle \\ \text{for } i \in \text{hubs do} \\ & |\Psi\rangle = \frac{1}{\sqrt{2}} [\hat{\mathbb{I}} + \hat{K}_i] |\Psi\rangle \end{split}$$

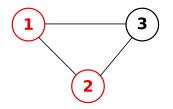


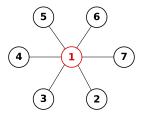
• 
$$|\Psi\rangle = |00+\rangle$$
  
•  $\hat{G}_1 |\Psi\rangle = \frac{|00+\rangle+|10-\rangle}{\sqrt{2}}$   
•  $\hat{G}_2 |\Psi'\rangle = \frac{|00+\rangle+|10-\rangle+|01-\rangle-|11+\rangle}{2}$ 

(日)

### Benchmarking topologies





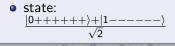


#### Ring topology

- Number of hubs:  $\left\lceil \frac{n}{2} \right\rceil$
- hub stabilizers:  $\langle \hat{X}_1 \hat{Z}_2 \hat{Z}_3; \hat{Z}_1 \hat{X}_2 \hat{Z}_3 \rangle$
- state:  $\frac{|00+\rangle+|10-\rangle+|01-\rangle-|11+\rangle}{2}$

### Star topology

- Number of hubs: 1
- hub stabilizers:  $\langle \hat{X}_1 \hat{Z}_2 \hat{Z}_3 \hat{Z}_4 \hat{Z}_5 \hat{Z}_6 \hat{Z}_7 \rangle$



#### Hub formalism

### Hub formalism

- Operations:
  - Preparing state: single qubit (Ĥ operator)
  - Entanglements: single qubit (X̂, Ẑ operators)
- Group generators:  $\mathcal{S}'_n \subset \mathcal{S}_n$
- Scaling of operations:
  - ▶ Preparing state: |B| (number of hubs, < n)</p>
  - ► Entanglements: |B| · ∑<sub>i∈B</sub>(N<sub>i</sub> + 1) (N<sub>i</sub> number of neighboring vertices)

### CZ formalism

- Operations:
  - Preparing state: single qubit (*Ĥ* operator)
  - Entanglements: two-qubits (*ĈZ* operator)
- Group generators:  $S_n$
- Scaling of operations:
  - Preparing state: n (number of qubits)
  - Entanglements: *m* (number of edges)

▲□▶ ▲□▶ ▲□▶ ▲□▶ □ のQで



### Classical simulation in MBQC frame

### $\sim$

### Implementation

- Software: Paddle Quantum
- Hardware: DaVinci-1 HPC
- GPUs (high performances, low memory)
- CPUs (high memory, low performances)

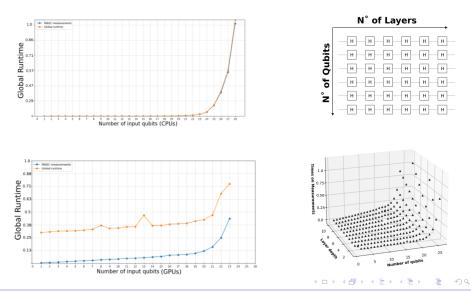
#### Our work

2 3

 Stress Test: performances of Paddle Quantum on DaVinci-1



### Stress Test: N-dimensional Hadamard Circuit



Simulation of qubits on HPC

HPC simulations

### Classical simulation in MBQC frame

### \$

#### Implementation

- Software: Paddle Quantum
- Hardware: DaVinci-1 HPC
- GPUs (high performances, low memory)
- CPUs (high memory, low performances)

#### Our work

8

- Stress Test: performances of Paddle Quantum on DaVinci-1
- Wrapper for Paddle Quantum



< 日 > < 同 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < 回 > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ > < □ >



#### Cons of Paddle Quantum

- Lacking API
- Tricky calls to functions

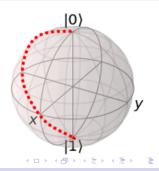
#### Wrapper

- Better knowledge about the libraries
- 2 Better access to modules



### Practical application

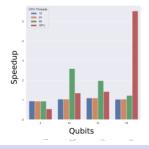
- Backpropagation for optimization
- Circuit:  $[\hat{R}_{x}(\theta) |0\rangle]^{\otimes N}$
- Hyperparameter:  $\theta$



### Algorithm Pseudo-code

Set GPU/CPU threads Set N Set ITR  $|\Psi_0\rangle = |0\rangle^{\otimes N}$  $\hat{M} = \text{Diag}(-1, ..., -2^N)$ for  $i \in ITR$  do  $|\Psi_i(\theta)\rangle = \hat{R}_x(\theta) |\Psi_{i-1}\rangle$  $Loss = -\langle \Psi_i(\theta) | \hat{M} | \Psi_i(\theta) \rangle$ Backpropagation  $\rightarrow \theta$ 





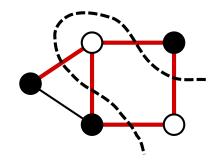
HPC simulations

э

### $\sim$

### Practical application

- New formalism in MBQC frame
- Numerical tests of Paddle Quantum libraries on DaVinci-1
- Wrapper development
- Backpropagation on Paddle Quantum libraries on DaVinci-1
- Future project: QAOA in MBQC frame for MaxCut problem



< □ > < 同 > < 三</p>

 $\sim$ 

#### Pauli Matrices

$$\hat{X} = \begin{pmatrix} 0 & 1 \\ 1 & 0 \end{pmatrix}$$
$$\hat{Y} = i \begin{pmatrix} 0 & -1 \\ 1 & 0 \end{pmatrix}$$
$$\hat{Z} = \begin{pmatrix} 1 & 0 \\ 0 & -1 \end{pmatrix}$$

$$\hat{\sigma}_i \hat{\sigma}_j = \hat{\mathbb{I}} \delta_{ij} + i \epsilon_{ijk} \hat{\sigma}_k$$

### Hadamard Gate

$$\hat{H} = rac{1}{\sqrt{2}} egin{pmatrix} 1 & 1 \ 1 & -1 \end{pmatrix}$$

CZ gate

$$\hat{CZ} = \begin{pmatrix} 1 & 0 & 0 & 0 \\ 0 & 1 & 0 & 0 \\ 0 & 0 & 1 & 0 \\ 0 & 0 & 0 & -1 \end{pmatrix}$$

▲口 ▶ ▲圖 ▶ ▲ 臣 ▶ ▲ 臣 ▶ 二 臣

#### Simulation of qubits on HPC

Supplementary Material